

APF8T8R 产品手册

成都市安谱力电子科技有限公司

成都市安谱力电子科技有限公司

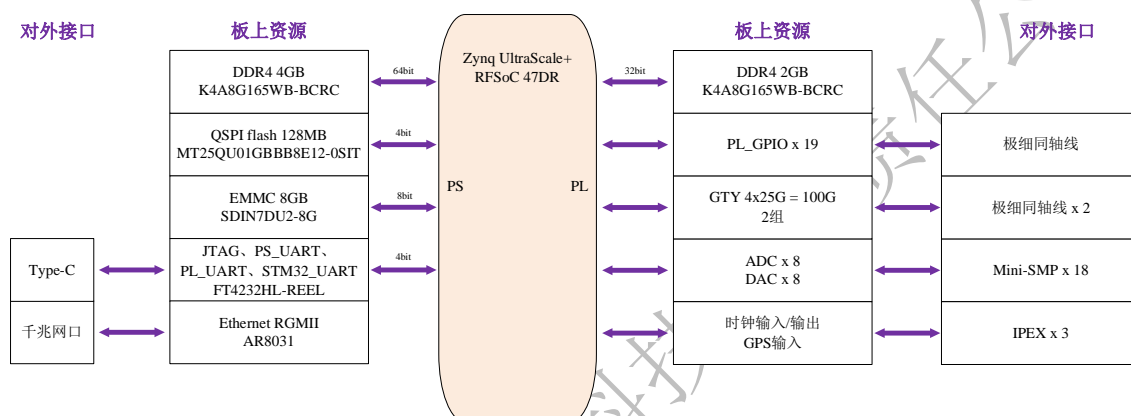
目 录

| | |
|----------------------|---|
| APF8T8R 产品手册..... | 1 |
| 1 概述..... | 3 |
| 2 接口介绍..... | 3 |
| 2.1 模块外观..... | 3 |
| 2.2 接头介绍..... | 4 |
| 2.2.1 原理图..... | 4 |
| 2.2.2 射频接头..... | 5 |
| 2.2.3 时钟接头..... | 5 |
| 2.2.4 GPS 接口..... | 5 |
| 2.2.5 高速 GTY 接口..... | 5 |
| 2.2.6 千兆网口..... | 5 |
| 2.2.7 串口/JTAG..... | 5 |
| 2.2.8 GPIO..... | 6 |
| 2.3 拓展板..... | 6 |
| 3 性能指标..... | 6 |
| 3.1 固定杂散..... | 6 |
| 3.2 输出杂散..... | 7 |
| 3.3 宽带信号..... | 7 |
| 3.4 DDR 储存..... | 8 |
| 3.5 光口传输..... | 8 |
| 4 联系支持..... | 9 |
| 5 公司介绍..... | 9 |

1 概述

APF8T8R 为小型化数字模块，核心芯片采用 Zynq UltraScale+ RFSoc 47DR。其架构结合了 ARM 处理器、FPGA 逻辑单元、高速 ADC 和 DAC、GTY 收发器。该芯片的 14-bit ADC 采样率最高能达到 5 GSPS, 14-bit DAC 采样率最高能达到 10 GSPS; 两组 GTY 收发器, 基带传输速率最高可达 200 Gb/s。

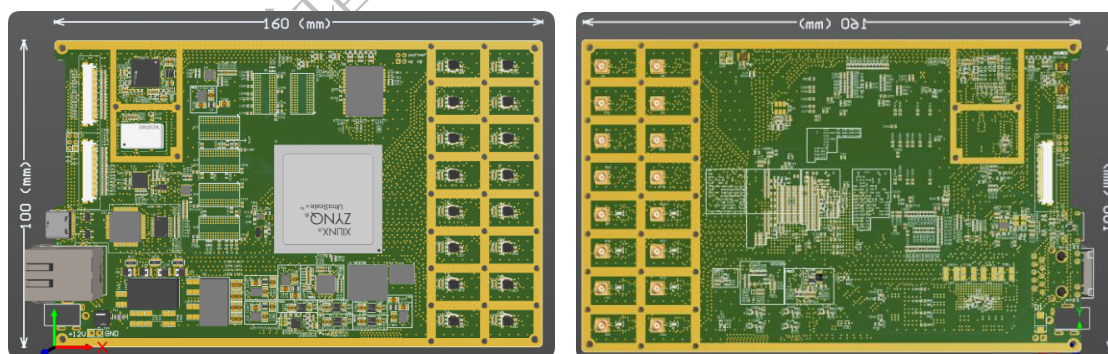
数字板具有射频 8 收 8 发接口, 时钟输入/输出功能, 支持 2 次开发。使用方便, 12V 适配器输入, 千兆网口, 串口。



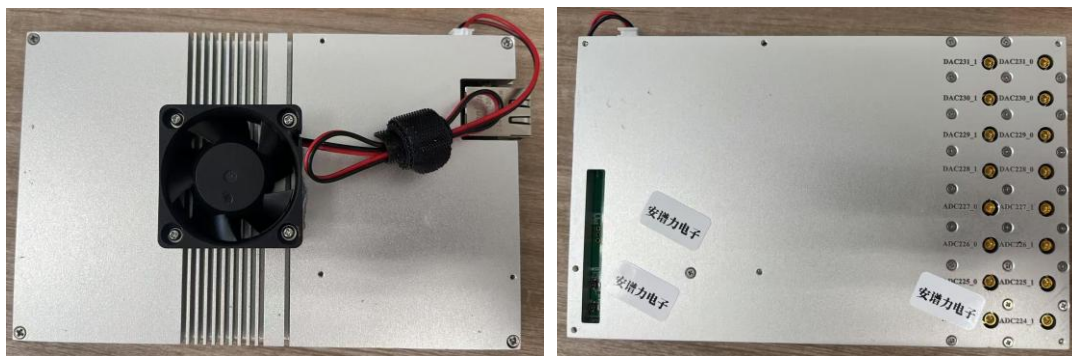
2 接口介绍

2.1 模块外观

APF8T8R 数字板尺寸 160*100mm。



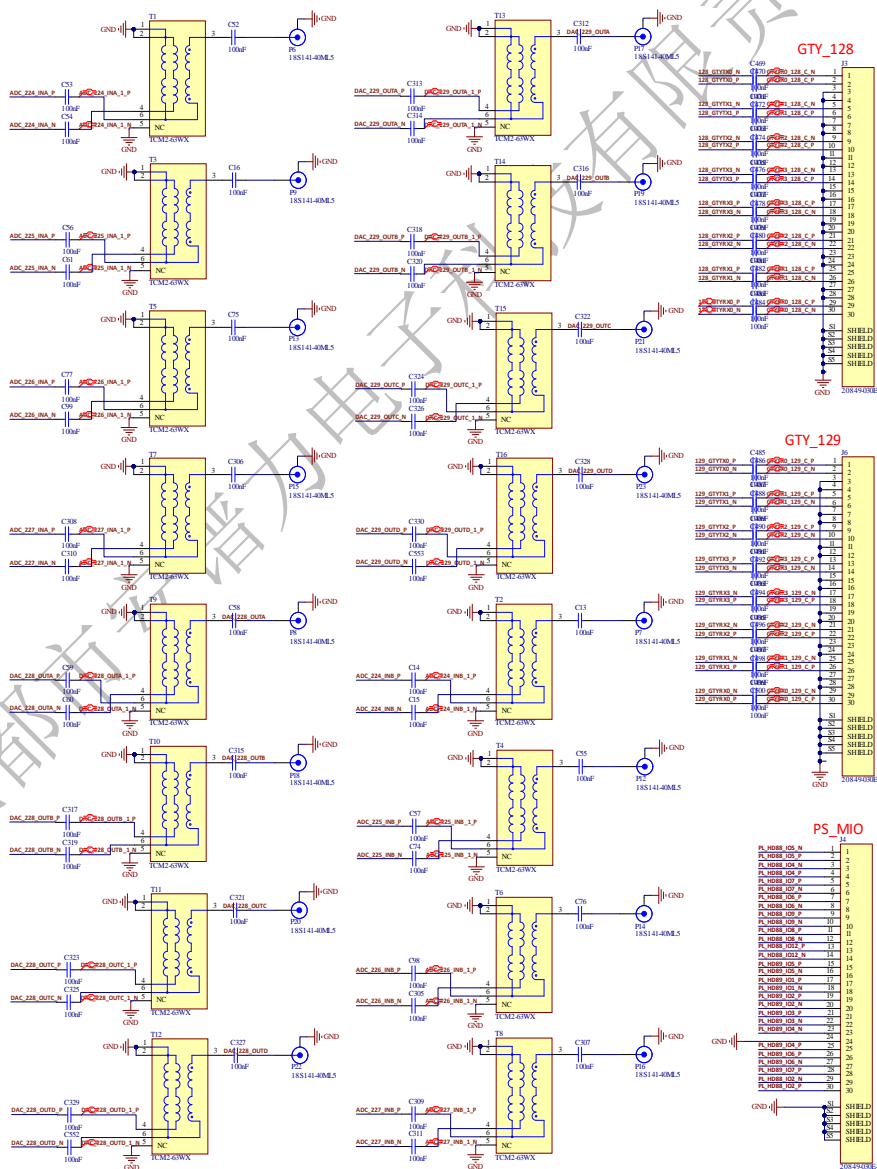
安谱力为该数字板提供配套的腔体结构, 拥有保护电路板、电磁屏蔽、改善串扰、加强散热等功能。



含腔体则 160*100*20mm，可方便的嵌入各种系统。

2.2 接头介绍

2.2.1 原理图



2.2.2 射频接头

APF8T8R 射频接头是 Mini-SMP 接头，方便嵌入紧凑型系统。



2.2.3 时钟接头

APF8T8R 拥有参考时钟输入和输出功能，是 IPEX 接头，方便嵌入紧凑型系统。

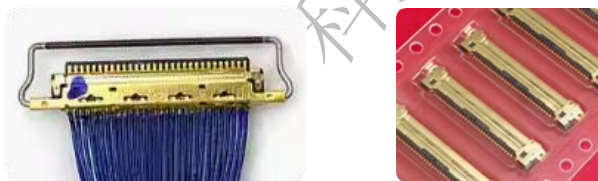


2.2.4 GPS 接口

APF8T8R 拥有 GPS 接收功能，同样为 IPEX 接头，方便嵌入紧凑型系统。

2.2.5 高速 GTY 接口

APF2T2R 拥有两组高速 GTY 接口，可拓展为万兆网、SFP+、QSFP28 等，由两组 30 引脚的极细同轴线引出。



2.2.6 千兆网口

APF2T2R 拥有一组千兆网口，带连接和传输 LED 灯功能。



2.2.7 串口/JTAG

APF2T2R 使用一组 Type-C USB 接口同时连接 FPGA 的 JTAG、一组 PS 串口、一组 PL 串口、一组 STM32 串口。

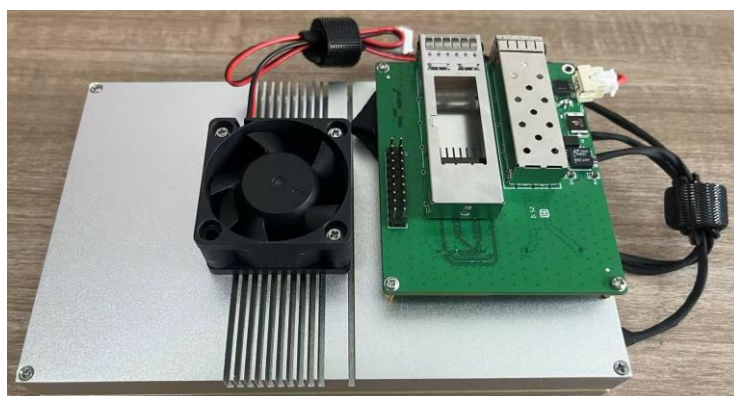


2.2.8 GPIO

APF8T8R 拥有 16 组（可 8 对差分对）3.3V 的 PL IO；13 组（可 6 对差分对）1.8V 的 PL IO；通过一组 30 引脚的极细同轴线引出。

2.3 拓展板

APF8T8R 提供一张带有 QSPF28 和 SFP+接口的拓展板，可通过预留的螺丝孔固定在模块上。



3 性能指标

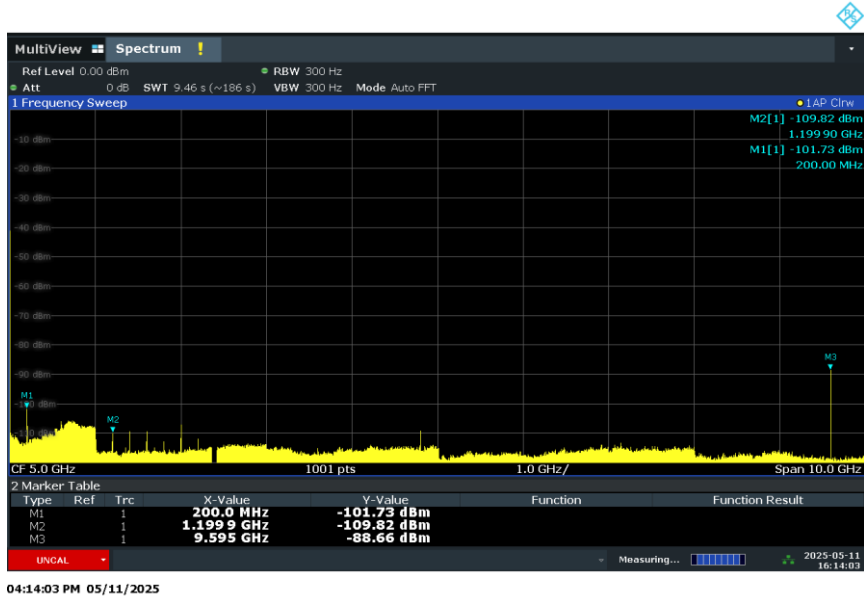
数字板具体资源如下：

| | |
|-------|--|
| 内存 | <ul style="list-style-type: none"> ● PS DDR4 (4 GB, 64 bit, 2666MT/s) ● PL DDR4 (2 GB, 32 bit, 2666MT/s) |
| PS 接口 | <ul style="list-style-type: none"> ● 1x QSPI flash (1 Gb, 4 bit) ● 1x EMMC (8 GB, 8 bit) ● 1x 10/100/1000 Ethernet RGMII ● 1x JTAG/UART 调试接口 |
| PL 接口 | <ul style="list-style-type: none"> ● 2x QSFP28 100 GSPS 光口 ● 29x PL HD IO |

射频指标如下：

3.1 固定杂散

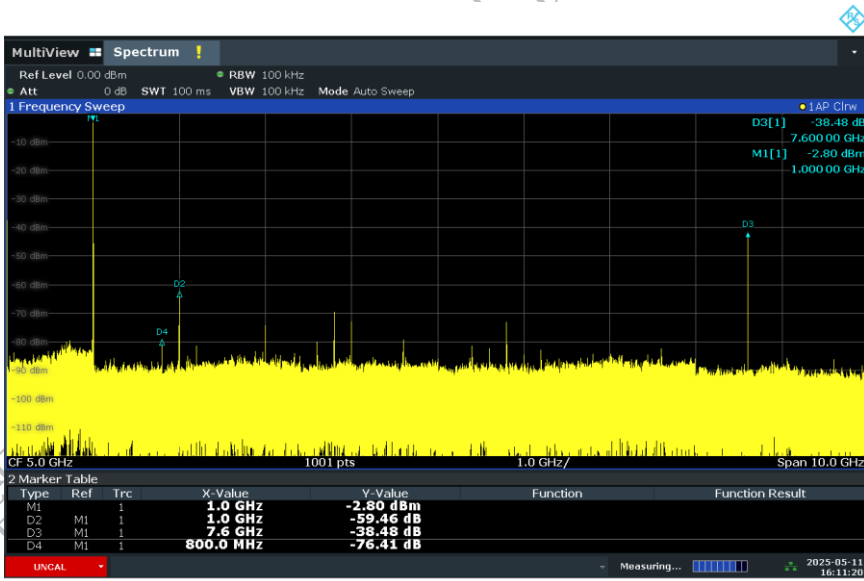
APF8T8R 模块采用 200MHz 体制，将 DAC 的输出置零，频谱仪 RBW 调到 300Hz，观测到时钟杂散幅度 $\leq -100\text{dBm}$ ；APF8T8R 模块 DAC 射频采样率为 9600MSPS，采样率杂散功率 $\leq -88\text{dBm}$ ：



04:14:03 PM 05/11/2025

3.2 输出杂散

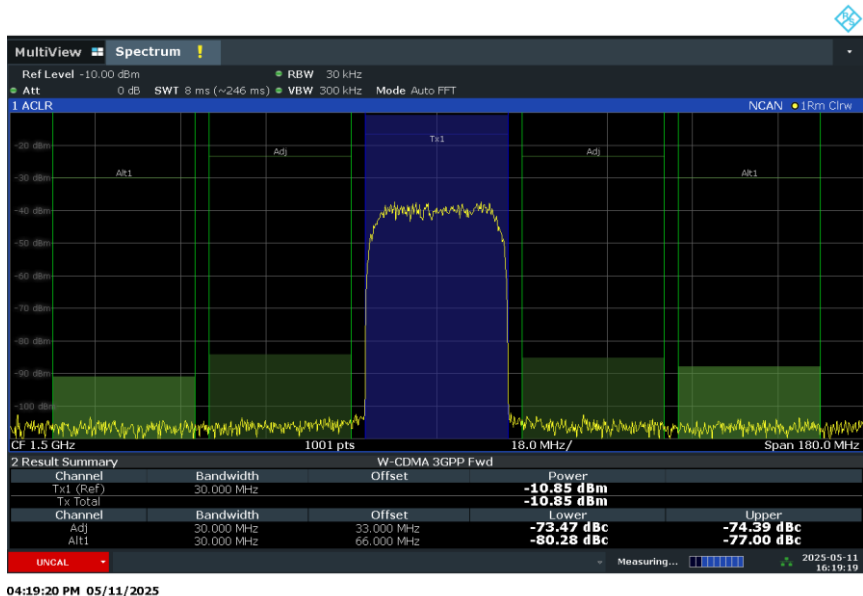
下面展示输出 1GHz 单音杂散：满幅输出状态下输出功率-2.8dBm；二三次谐波抑制 ≥ 55 dBc；第二奈区抑制度 ≥ 35 dBc；其余杂散抑制度 ≥ 75 dBc。



04:11:20 PM 05/11/2025

3.3 宽带信号

30MHz@1GHz CF：带内增益波动 ≤ 1 dB；ACPR ≤ -73 dBc



3.4 DDR 储存

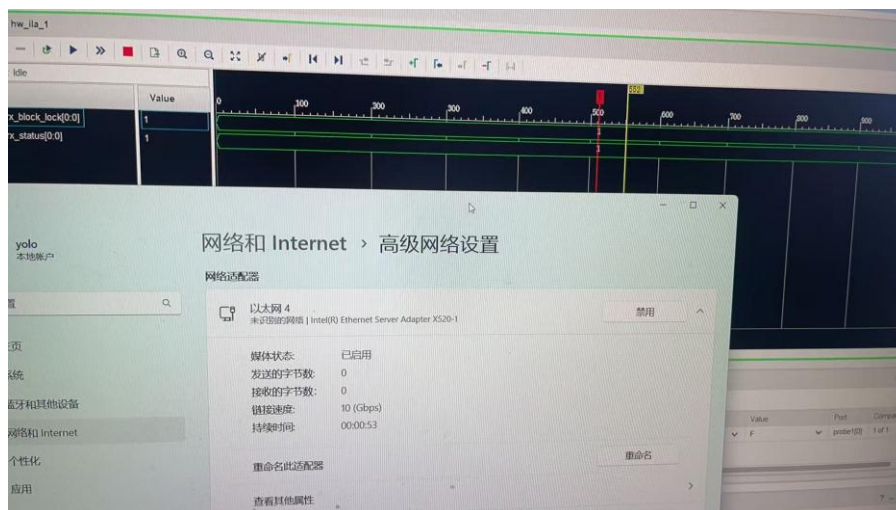
APF8T8R 模块有板载 4GB PS DDR 和 2GB PL DDR，同时发送 8 路信号时，最多每路可发送 33554432 个数据点。

3.5 光口传输

APF8T8R 模块有两路 4 通道 GTY，每个通道最高速率 25Gbps，所有通道最高速率可达 200Gbps，回环测试数据如下：

| Name | TX | RX | Status | Bits | Errors | BER | BERT Reset | TX Pattern |
|---------------------|-----------------------------------|-----------------------------------|------------|----------|---------|----------|------------|-------------|
| Ungrouped Links (0) | | | | | | | | |
| Link Group 0 (4) | | | | | | | | |
| Link 0 | Quad_128MGT_X0Y4/TX (xczu47dr_0) | Quad_128MGT_X0Y8/RX (xczu47dr_0) | 24.989 Gbp | 4.224E11 | 8.065E3 | 1.916E-8 | Reset | PRBS 31-bit |
| Link 1 | Quad_128MGT_X0Y5/TX (xczu47dr_0) | Quad_128MGT_X0Y9/RX (xczu47dr_0) | 25.000 Gbp | 4.225E11 | 6.232E5 | 1.475E-6 | Reset | PRBS 31-bit |
| Link 2 | Quad_128MGT_X0Y6/TX (xczu47dr_0) | Quad_128MGT_X0Y10/RX (xczu47dr_0) | 25.000 Gbp | 4.225E11 | 1.254E6 | 2.968E-6 | Reset | PRBS 31-bit |
| Link 3 | Quad_128MGT_X0Y7/TX (xczu47dr_0) | Quad_128MGT_X0Y11/RX (xczu47dr_0) | 25.036 Gbp | 4.225E11 | 6.072E5 | 1.437E-6 | Reset | PRBS 31-bit |
| Link Group 1 (4) | | | | | | | | |
| Link 4 | Quad_128MGT_X0Y8/TX (xczu47dr_0) | Quad_128MGT_X0Y4/RX (xczu47dr_0) | 25.000 Gbp | 3.838E11 | 1.823E5 | 4.75E-7 | Reset | PRBS 31-bit |
| Link 5 | Quad_128MGT_X0Y9/TX (xczu47dr_0) | Quad_128MGT_X0Y5/RX (xczu47dr_0) | 25.000 Gbp | 3.838E11 | 8.574E5 | 2.233E-6 | Reset | PRBS 31-bit |
| Link 6 | Quad_128MGT_X0Y10/TX (xczu47dr_0) | Quad_128MGT_X0Y6/RX (xczu47dr_0) | 25.002 Gbp | 3.84E11 | 8.807E6 | 1.773E-5 | Reset | PRBS 31-bit |
| Link 7 | Quad_128MGT_X0Y11/TX (xczu47dr_0) | Quad_128MGT_X0Y7/RX (xczu47dr_0) | 25.000 Gbp | 3.84E11 | 2.741E6 | 7.137E-6 | Reset | PRBS 31-bit |

此外，板载 SFP+万兆网口拓展：

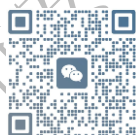


4 联系支持

欢迎各位专家同仁与我们一同探讨宽带矢量收发器设计技术；矢量信号激励评估射频系统性能的方法和意义；射频算法提升射频系统性能的方法与价值；高性能功率放大器设计方法。

联系方式：

| | | |
|----|-------------|---|
| 彭俊 | 总经理 | 成都市安谱力电子科技有限责任公司 |
| | 博士 | 电子科技大学·电子科学与工程学院 |
| | 15196612731 | junpeng@uestc.edu.cn 028-61833783 |
| 李川 | 技术总监 | 成都市安谱力电子科技有限责任公司 |
| | 博士 | 电子科技大学·电子科学与工程学院 |
| | 18782050744 | chuanli@uestc.edu.cn |



微信搜一搜

安谱力科技

5 公司介绍

成都市安谱力电子科技有限责任公司成立于 2021 年，核心成员来自于电子科技大学电子科学与工程学院数字射频混合集成电路团队，团队自 2005 年开始研究宽带射频收发机设计技术，承担并完成了多项国家级研发项目和横向合作项目，提出了多项创新性技术，积累了丰富的设计经验。

公司以大功率高线性宽带矢量收发器的研发和设计为主要业务，通过射频算法与射频电路设计技术的交叉融合，打造具有一流水准的矢量信号收发模组和系统。

www.amplustech.com

成都市安谱力电子科技有限公司